**ЭМУЛЯЦИЯ МИКРОПРОЦЕССОРА i8086**

**АЛУ**

Внутренняя шина данных

Рг флагов

Рг команд

Устройство управления

Управляющие сигналы

Сумматор

Внешняя ОП

64 кб

ШД (D15 – D0)

внутренняя шина

адреса (А19 - А0)

ALE

INTR

RESET

Интерфейс шины процессора

ША

(активны

А15 – А0)

внутренняя шина управления

ШД

(D15 – D0)

ШУпр

**Микропроцессор**

внешняя магистраль МП

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| **AH**(100) | **AL**(000) | **AX**(000)  **CX**(001)  **DX**(010)  **BX**(011) | **ES**(00) |  | **DI**(111) |
| **CH**(101) | **CL**(001) | **CS**(01) |  | **SI**(110) |
| **DH**(110) | **DL**(010) | **SS**(10) |  | **BP**(101) |
| **BH**(111) | **BL**(011) | **DS**(11) |  | **SP**(100) |
|  |  |  |  |  | **IP** |